MODOS DE DIRECCIONAMIENTO

Indique si las siguientes instrucciones son válidas para el procesador Intel 8088, si lo son, escriba el resultado final del registro o localidad(es) de memoria modificados, considerando el contenido de los registros y de memoria dados.

Para el caso de las modificaciones en memoria, indique claramente las direcciones modificadas (direcciones físicas → 20 bits).

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| **AX=ABC9** | **BX= 1201** | **CX=2345** | **DX=6789** | **SI=0012** | **DI=0003** |  |
| **BP=0002** | **SP=F000** | **IP=0100** | **DS=F131** | **SS=4000** | **ES=1000** | **CS=2000** |

1. MOV SP, DX

No es válido, no es recomendable modificar SP

1. MOV DS, ES

No es válido, no se permite transferir datos de un registro de segmento a otro

1. MOV AL, [BP+15]

*D. relativo a registro*

[4000x10h + BP + 15]

[40000 + 0002 + 15]

[40017] = A6

AL = A6 | AX = ABA6

1. MOV [BX+SI], SS

*D. base más índice*

[F131x10h + BX + SI]

[F1310 + 1201 + 0012]

[F2523] = 00

[F2524] = 04

1. MOV AX, [SI+DI]

No es válido, no se puede sumar registros índices

1. MOV DX, 4A

*D. inmediato*

DX = 004A

1. MOV CL, [0A]

*D. directo*

[F1310x10h + 0A]

[F131A] = D9

CL = D9 | CX = 23D9

1. MOV BYTE PTR[BP+DI+5], 4F

*D. relative a abase mas índice*

[4000x10h + BP + DI +5]

[40000 +0002 + 0003 +5]

[4000A] = AF

1. MOV WORD PTR[BX+BP],1F34

No es válido, no se pueden sumar un registro base con otro

1. MOV [IP], AL

No es válido, solo se puede direccionar con los registros BX, BP, SI y DI

1. MOV [BX], AL

*D. registro indirecto*

[F131x10h + BX]

[F1310 + 1201]

[F2511] = A6

1. MOV DX, [SP]

No es válido, solo se puede direccionar con los registros BX, BP, SI y DI

1. MOV [DX], CL

No es válido, solo se puede direccionar con los registros BX, BP, SI y DI

1. MOV WORD PTR[BP+3], 5

*D. relativo a registro*

[4000x10h +0002 + 3]

[40005] = 00

[40006] = 05